

JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number:

57000757 A

(43) Date of publication of application: 05.01.1982

(51) Int. Ci

G06F 9/46

G06F 15/16

(21) Application number:

55074258

(22) Date of filing:

04.06.1980

(71) Applicant: HITACHI LTD

(72) Inventor:

YAMAJI HIDEKAZU

ONO MIE

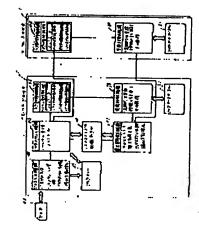
(54) JOB EXECUTION SCHEDULE SYSTEM

COPYRIGHT: (C)1982,JPO&Japio

(57) Abstract:

PURPOSE: To control dynamically the number of execution jobs so that the processing performance of each processor is maximized, by controlling a load on the processor by periodically grasping an actual load on the processor.

CONSTITUTION: Loads on processors 1 and 2 are measured periodically by a load measuring mechanism 50, and an adequate load deciding mechanism 49 provided to the global processor 1 decides on the proprieties of job execution of the processors 1 and 2 on the basis of sent load information. According to this proper multiplicity, fatching jobs enqueued to be executed is controlled to make the loads on the processors 1 and 2 proper.



(B) 日本国特許庁 (JP)

② 公開特許公報 (A) 昭57-757

⑤ Int. Cl.³G 06 F 9/4615/16

識別配号

庁内整理番号 6745—5B 7165—5B ⑥公開 昭和57年(1982)1月5日

①特許出願公開

発明の数 1 審査請求 未請求

(全 9 頁)

のジョブ実行スケジユール方式

②特

頭 昭55-74258

②出 顔

日 昭55(1980)6月4日

@発 明 者 山路英一

国分寺市東恋ヶ窪1丁目250番 地株式会社日立製作所中央研究 所内 ⑫発 明 者 大野美恵

国分寺市東恋ヶ窪1丁目280番 地株式会社日立製作所中央研究 所内

切出 願 人 株式会社日立製作所

東京都千代田区丸の内1丁目5

番1号

個代 理 人 弁理士 薄田利幸

明 紐 包

発明の名称 ジョブ実行スケジュール方式 特許関求の範囲

複数のショブを処理するプロセサを1台以上有する電子計算機システムにおいて、プロセサにかかっている負荷を定期的に計劃し、計測された負荷領報をもとにプロセサのジョブ象行の適正多宜度を決定し、決定された適正多重度に従うようにジョブの実行をスケジュールすることを特徴とするジョブ実行スケジュール方式。

発明の評細な説明

本発明は、電子計算機システムのジョブの実行 スケジュールの方式に関するものである。

1台のプロセサ(中央処理装置)から構成されるシンダル・プロセサ・システムの処理能力面でのあい路を解削するため、または、信頼性向上を図るために、今後、複数台のプロセサを結合したマルチ・プロセサ・システムが増えていくことが予想される。マルチ・プロセサ・システムは、それを構成する各プロセサの給合の仕方により、い

くつかの無額に分けられるが、その1つに、各プロセサでDASD(Direct Access Storage Device: 直接アクセス配镀鉄酸(ディスク装置等)を共有し、CTCA(Channel To Channel Adaptor: チャネル間結合装置)を用いて、分散型に結合した複数システムがある。

これを、各プロセッサが主記憶袋屋を共有して 1つのOS(オペレーティング・システム)の下 で助くTCMP(Tightly Coupled Multi Processor: 密紹合マルチ・プロセサ) システムに対して、LCMP(Loosely Coupled Multi processor: 政紹合マルチ・プロセサ) システムと呼ぶ。

第1図に3台のプロセサからなるLCMPシステムの構成例を示す。この場合、1台のプロセサ (グローバル・プロセサと呼ぶ)1がカード・リーダ3 等からのジョブの入力ならびにラインブリンダ4等へのジョブ実行結果の出力を行なうとともに、自プロセサ1ならびに他プロセサ(ローカル・プロセサと呼び)2へのジョブの分配を行な う。 グローバル・プロセサ 1 と各ローカル・プロセサ 2 は、 ジョブに関する各種のデータの受けましのため、チャネル・スイッチ(図示せず)を介して D A S D 上のスプール・ポリューム 5 を共有する他に、 ジョブの取り出し要求、 ジョプ 実行の終了通知等の制御情報の受け致しのために CTCA 6 を介して接続されている。 ジョブの入出力はグローバル・プロセサ 1 で行なうが、 T S S (Time Sharing System) 端末 7 はローカル・プロセサ 2 にも接続可能であり、 T S B ジョブは T S S 端 宋が接続されているプロセサで実行される。

第2図にLCMPシステムにおけるジョブ処理の一般的な構成を示す。ユーザは各自のジョブをグローバル・プロセサ1 に接続されたカード・リーダ3等から入力リーダ24により競み込ませ入力する。入力されたジョブは実行待ちジョブ・キュー25を形成する。実行待ちの間、ジョブはスプール・ポリューム5(第1図)内に格納されている。ジョブ・スケジューラ26はジョブの実行をスケジュールするもので、各プロセサ(グロー

プロセサにおけるTSSグェブを含めた実負荷とは無関係に、予め指定されたイニンエータ27の数に応じてジェブがスケジュールされる。従って、各プロセサの負荷の変動(例えば、アクティブなTSS増末の増減)に対処するため、オペレータが発して対したが不適切であるとオペレータが知るのは、プロセサの処理能力が大中に低下した時点になってからであり、時々知るにいていなイニシェータ数の制御ができない。ことが困難である。

本発明の目的は、プロセサの処理能力を最大限 にするように、実行ジャプ数を動的に制御可能に することにある。

本発明の等徴とするところは、各プロセサにかかっている実負荷を定期的に把握して、プロセサ にかかる食剤を動的に制御することにある。

以下、本発明を実施例によって詳細に説明する。

ベル・プロセサ1 およびローカル・プロセサ2)のジェブ実行を旬るイニシェータ2 7 からジェブの取り出し要求があると、 実行待ちジェブ・ローク2 5 の中から、 通常は、 先に入力された 類に シェブを取り出し、イニシェブの実行が行なわれた で、ジェブの制御によりジェブの実行が行なわれた で、ジェブの終了 通知がジェブ・スケジュー を ひっていた がりューム 5 に格納されて 2 8 を形 は 7 での ジェブール・ポリューム 5 に 格納 で 1 で 2 9 により 逐ースプール・ポリューム 5 からラインプリンタ 3 0 等に出力される。

一般に、マルチ・プロセサ・システムを構成し 十分な性能を引き出すためには、システムにかか る負荷を各プロセサにパランスよく分配し、各々 のプロセサにその能力を最大限に発揮させること が必要である。然るに、上記で述べたように従来 のシステムにおいては、各プロセサのイニシェー タ27からジャブの取り出し要求があると、当該

第3図はグローバル・プロセサ1とローカル・プロセサ2をジョブの実行スケジュールに関する 処理部分のみを取り上げて安わしてある。この図 で表示されている各機構は、本発明を実行するための創画プログラムを機能別に分けて表示したも のである。

食荷計測投稿50は各プロセサどとに設けられ、一定時間関係(計測インタパル)どとにプロセサの食荷を計測し、グローバル・プロセサ1の適在食荷決定機構49へ負荷情報として送留する。負荷情報としてジョブの平均処理速度係数ASRとスループット係数TRを計測する。あるインタパルにおけるジョブ1の処理速度係数BRIジョブり平均処理速度係数ASR、スループット係数TRは次の式で定義されるものである。

ジョブiの処理速度係数SRi

$$= \frac{CPU_i + IO_i}{ETIME_i} \qquad \cdots \qquad (I)$$

CCK

特開報57-757(3)

*CPU; : そのインタバルにおけるジョブ! のCPU(中央処理袋量)処理時

Н

IO i : そのインタパルにおけるジョブ i の入出力処理時間

ETIME: : そのインタバルにおけるショブ! の経過時間(経過時間の始点、終

点は、当該ジョブが当該インタパルの途中で開始/終了していない限りインタパルの始点、終点に等しく、経過時間はインタパルの長さに特しい。当該ジョブが当該インタパルの最中で開始したときは、経過時間始点はこの開始時期に等しく、当該インタバルの途中で終了したときは、経過時間の終点は、この終了時期に等しく選ばれる。但し、ジョブが増末からの入力符ち等のために、長時間符ち状態。になった場合は経過時間に入れない)

ジョブの平均処理速度係数ABR

と入出力処理のオーバラップは無視できるものとしている)。一方、スループット保敷TRは、ジェブが長時間待ち状態にならずに単独で実行されている(インタベルの間、CPU処理か入出力処理のいずれかが行なわれている)時のスループット(処理量)を1とした場合のスループットの比略(複数のジェブを同時に実行すると、ジェブ間のCPU処理、入出力処理のオーバラップが生じるので、一般には1より大きくなる)を要わしていると考えられる。

負荷計測機構50はジョブの実行を制御するジョブ実行制御機構46から次の事象が発生した場合に連続を受けて負荷情報を算出するのに必要なデータを収集する。(第4図および第5図~第12図参照)

- (1) ジェプ実行の開始/終了
- (2) ジャプ実行の中断/再開
- (3) 入出力処理の開始/終了
- (4) ...長時間待ち状態の発生/解除

ジェブの実行が開始されると、負荷情報を算出

$$= \sum_{i=1}^{R} \frac{\text{ETIME}_{i}}{\sum_{i=1}^{R} \text{ETIME}_{i}} \times \text{SR}_{i} \qquad - \cdots \cdots (2)$$

とこれ N: 当該インタバルにおける実行ジョブ数

スループット係数TR

$$= \sum_{i=1}^{N} \frac{CPU_i + IO_i}{4 \times geckn}$$
 (3)

上記の定員によれば、ショブiの処理選及係数SRiは、ジョブが単独で実行されている(経過時間の間、CPU処理か入出力処理のいずれかが行なわれている)時のジョブの処理選及を1とした場合の処理速及の比率(複数のジョブを開時に実行すると、ジョブ間の競合によりCPU処理待ち、入出力処理特ちが生じるので一般には1より小さくなる)を殺わしていると考えられ、ジョブの平均処理速及係数ASRは各ジョブの処理速度係数ASRは各ジョブの処理速度係数SRiの加重平均(経過時間ETIME」による)になっている(促し、同一ジョブ内のCPU処理

するのに必要なショブととの各種データを格納するショブ・データ・テーブル51(第16図に詳細を示す)に当該ショブ用のエントリを作成し、ショブエントリ数をカウントアップ(+1)した後、CPU時間計列中フラグ、経過時間計列中フラグをセットし、現在時期をCPU時間計列開始時期エリア、経過時間計列開始時期エリアに格納する。(第5図)

ジョブの突行が中断されると、ジョブ・データ・テーブル51をサーチし当該ジョブ用のエントリを見つけ、現在時期とCPU時間計測開始時期の差をCPU時間に加えた後、CPU時間計測中フラグをリセットする。(第6図)ジョブの実行が再開されると、CPU時間計測中フラグをセットし、現在時期をCPU時間計測開始時刻に格納する。(第7図)

入出力処理が開始されると、ジェブ・データ・ ケーブルをサーチし当該ジェブ用のエントリを見 つけ、入出力終行中カウンタが 0 の場合は、現在 時期を入出力時間計削開始時期に格納した後、入 出力安行中カウンタをカウントアップ(+1)する。既に入出力時間の計測が開始されている(入出力安行中カウンタが0でない)場合は入出安行中カウンタのカウントアップ(+1)のみ行なう。(第8図)入出力処理が終了すると、入出力安行中カウンタのカウント・ダウン(-1)を行ない、その結果入出力時間計測開始時期の差を入出力時間に加える。まだ安行中の入出力がある場合は入出力時間の更新は行なわない。(第9図)

長時間待ち状態が発生/解除した場合は、ジョブ実行の中断/再開と同様にして経過時間の計測を中断/再開する。(第10図、第11図)

ジョブの実行が終了すると、ジョブ・データ・ テーブルをサーチし当該ジョブ用のエントリを見 つけ、CPU時間、経過時間の更新を行なった後、 ジョブ終了フラグをセットする。(第12図)

ジョブ映行制御機解46からの連絡を受けて収 築されたとれらデータをもどに、負荷計規模標 50は計劇インタバルごとに負荷情報を算出し、

る。ジョブ・データ・テーブルに登録されている ジョブがなかった場合は、その旨道正負荷決定機 構 4 9 へ伝える。(第 1 3 図)

適正負荷決定機解49はグローバル・プロセサ に設けられ、各プロセサの負荷針別機解50から 定期的に送られてくる負荷情報をもとに各プロセサにかかる負荷の適否を判断し、適正負荷を決定する。負荷を適正化するための手段として、本実施例ではバッチ・ジョブの処理多重度(アクティブなTSSジョブの処理多重度(アクティブなTSS 場末の数)を制御することも可能である。(第14図参照)

建正負荷決定機構49は食荷情報を受け取ると、 ジョブ・スケジュール制御ティブル48(プロセ サごとに、ジョブのスケジュールに関する情報を 格納しているデーブルで、詳細を第17段に示す) モサーチし当該プロセサ用のエントリを見つけ、 送られてきたスループット係数ABRが予め定め られた(ユーザが指定できる)スループット係数 グローパル・プロセサの遠正負荷決定機構49へ 送信する。(第4回および第13回参照)

計剤インタバルが経過すると、まずジョブ・デ ータ・テーブルに登録されている各ツョブのCPU 処理時間、入出力処理時間、経過時間を求める。 CPU処理時間は、CPU時間計例中フラグがモ ットされていない場合は CPU時間の値を使用す る。CPU時間針刺中フラグがセットされている 場合はCPU時間の値に現在時刻とCPU時間計 顧開始時期の差を加えてCPU処理時間を求める とともに、現在時刻をCPU時間計測開始時刻に 格的する。いずれの場合も、CPU時間を0にし ておく。入出力時間、経過時間についても同様に して求める。また、ショブ終了フラグがセットさ れているジョブについては、当該エントリを削除 し、ジョブ・エントリ数をカウント・ダウン(-1) しておく。各ジョブのCPU処理時間、入出力処 理時間、延過時間が求すると、それらをもとにジ ■プの平均処理速度係数ABB、スループット係 数TRを算出し、適正負荷決定機構49へ送信す

TRの許容値をとえている場合はスループットが 十分に出ており、現在の多重度が適正であると判 断して現在の多重度(アクティブ・イニシェータ 数)を適正多政度とする。スループット係数TR が昨客館に達していない場合は、ジョブの平均処 理適度保数 A S R を見て、平均処理速度保数 A S R が予め定められた(ユーザ指定ができる)ジョブ の平均処理速度保験ABRの許容質囲の下限値を 下回っている場合は過剰に負荷がかかっていると 見做して、現在の多重度から1を引いたものを適 正多重度とする。平均処理速度保数ABRが許容 範囲の上級値を上回っている場合は、現在の状態 は負荷が不足していて、まだ負荷をかけてもよい と見做して、現在の多重度に1を加えたものを適 正多重度とする。平均処理多重度保数が許容範囲 に入っている場合は現在の多重皮が適正であると 判断して現在の多重技を選正多重度とする。(本 実施例では多重度の増減値を1としているが、平 均処理速度保数 A B B の許容範囲からの外れ方に 応じて増減値を変える方法も考えられる)。当該

計剤インタパルにおいてジョブが1つも実行されなかった場合等で、ジョブの平均処理選及係数 A S B が求まらなかった場合は、ジョブ・スケジュール制御テーブル48の総イニシエータ数で多数である。なお、算定された選をとする。なお、算定されたできるとでは、予め定められた(ユーザ相定ができるは、アウジュール制御テーブル48のかな変での範囲に入るように関係されて最終的なダパルに アの範囲についまった。前の計剤インタバルに アの地域を対した場合は、ジョブ・スケジュール 機構45の作動を指示する。

度に選しているかどうかチェックし、 既に選正を 食度に到達している場合はジョブの取り出しを一時的に抑止する。 適正多質に利望している場合は でを をはジョブ・キューから 実行特 もはジョブ・キューから 実行特 もはジョブ・キューから 実行 ででする を できる ででする ででする を できる ででする できる ででする できる ででする できる を できる ででする できる ででする を できる ででする を できる ででする を できる ででする ででする を できる ででする ででする を できる ででする を できる ででする ででする を できる ででする のでする のでする

以上説明したどとく本発明によればLCMPシステムを構成する各プロセサにかかっている実食 荷にもとづいてプロセサごとのジョブの適正多重 度が決定され、それに従ってジョブの取り出しの 割御がなされる。従って、オペレータの手を煩わ 出し要求、ジョブ実行の終了通知があった場合に作動する。ジョブ入力機構44はジョブの入力。 スカード・リーダ等からジョブ 43を設込んでそれを後で実行可能なようにスプール・ポリューム5(第1図)へ格納し、ジョブ・キュー47へ登録した後、ジョブ・スケジュール機構45の作動を指示する。ジョブは、ジョブが実行待ち状態にあるか、実行中か、は、ジョブが実行待ち状態にあるか、実行中か、出力 けいる。ジョブを完全にフローザによって入力される。

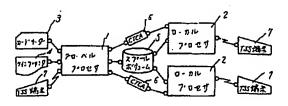
ジョブ・スケジュール機構 4 5 はジョブ入力機 棉、適正食荷決定機構 4 9 からの作動指示、ジョ プ 実行創御機構からのジョブの取り出し要求を受 けると、ジョブ・スケジュール制御テーブルをサ ーチし、その時点でジョブの取り出し要求を出し ているブロセサ用のエントリを見つけ、現在の多 賃度(アクティブイニジェータ数)が適正の多量

すととなく、システム開始時の各プロセサの負荷 状況に応じた適正なショプ契行の多重度の設定が できるとともに、システム開始後の負荷変動(例 えば、アクティブなTSS 増末の増減)に応じた ショプ実行の多重度の動的な側御を行なりことが できる。

図面の簡単な説明

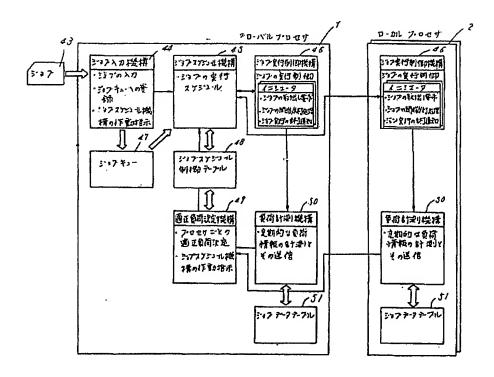
第1図はLCMPシステムの構成図を示す図、第2図は電子計算機システム(LCMP構成)を示す図、第3図は本発明の実施例を示す図、第4図~第1季図は負荷計測処理のフロー・チャート、第15図はジョブ・スケジュール処理のフロー・チャート、第16図はジョブ・データ・テーブルの酔細を示す図、第17図はジョブ・スケジュール制御テーブルの酔細を示す図。

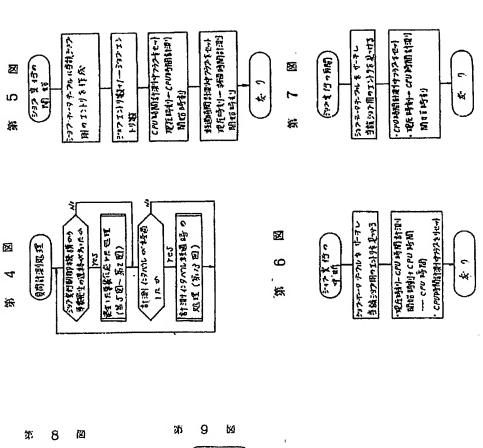
代理人 井理士 存 田 利 幸

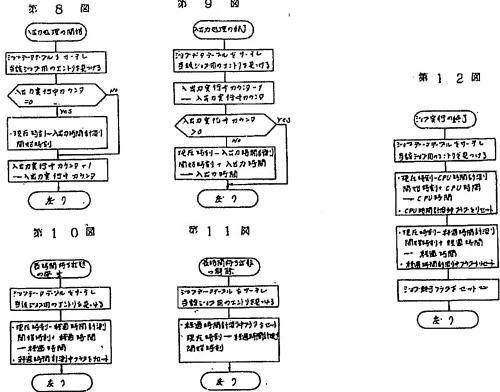


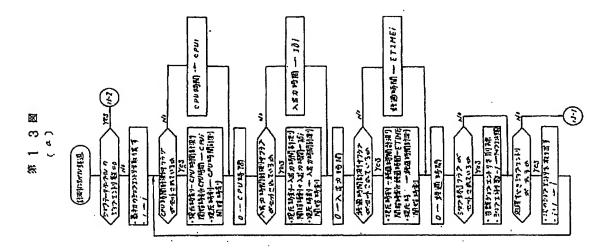
ラルフリンタ

第 3 网

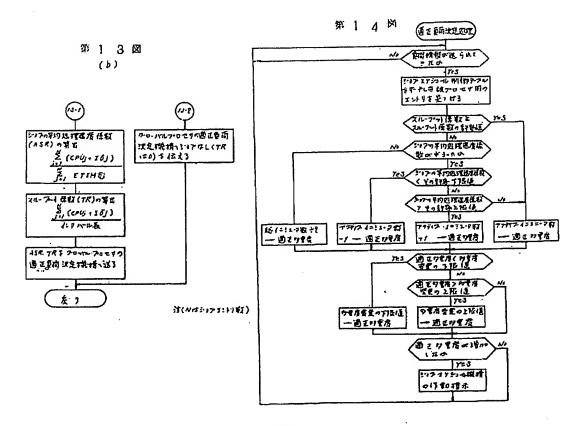


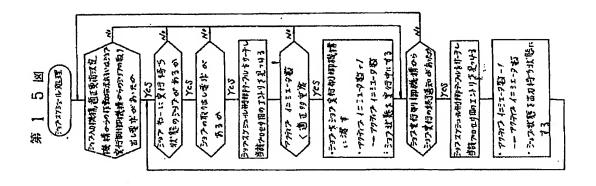




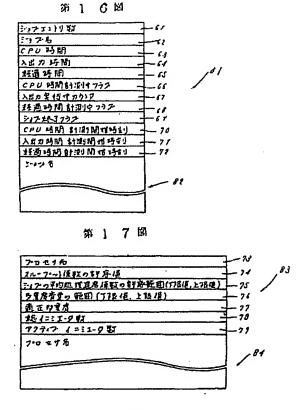


• •





.



This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked.

Delection in the initiages metade cut are not initiate to the members enterior.	
	☐ BLACK BORDERS
	☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
	☐ FADED TEXT OR DRAWING
	☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
	☐ SKEWED/SLANTED IMAGES
	☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
	☐ GRAY SCALE DOCUMENTS
	☐ LINES OR MARKS ON ORIGINAL DOCUMENT
	☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.